Федеральное государственное бюджетное образовательное учреждение высшего образования «Сибирский государственный университет телекоммуникаций и информатики»

Кафедра Технической электроники

# Лабораторная работа №2

**Корректировка и отладка программы на ассемблере**

(тема лабораторной работы)

# По дисциплине: Интеллектуальные устройства электроники

Выполнила: студентка

Самородова Е. Н.

Группа: ТЭН-21

Проверил: старший преподаватель

Шабронов А. А.

Оценка: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Дата защиты: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Подпись преподавателя \_\_\_\_\_\_\_\_\_\_\_\_

## 1 Цель работы

Редактирование и отладка программы на ассемблере и запуск программы на микроконтроллере в среде Proteus.

## 2 Ход работы

## На рисунке 1 приведена схема подключения и результат вывода диаграммы согласно варианту 10:

## длительность логического нуля: 10 мс;

## длительность логической единицы: 10\*4 = 40 мс;

## 1 вывод gp: GP5 (обозначен как RETURN 1);

## 2 вывод gp: GP0 (обозначен как RETURN 2);

## 3 вывод gp: GP1 (инвертирован относительно 2 вывода, обозначен как RETRUN 3).

## Вывод сигнала с кнопки через резистор обозначен как RESISTOR.

## Рисунок 1 – Схема подключения микросхемы и результирующая диаграмма

## На рисунке 2 приведена схема подключения и результат вывода диаграммы согласно варианту 1 – выводится при нажатой кнопке:

## длительность логического нуля: 1 мс;

## длительность логической единицы: 1\*2 = 2 мс;

## 1 вывод gp: GP0 (обозначен как RETURN 2);

## 2 вывод gp: GP1 (обозначен как RETURN 3);

## 3 вывод gp: GP2 (инвертирован относительно 2 вывода, обозначен как RETURN 4).

## 

## Рисунок 2 – Схема подключения микросхемы и результирующая диаграмма

## Выводы:

## - освоила порядок компиляции текста в исполняемый код, освоила простые алгоритмы условных и без условных переходов.